

# CST92F25系列

## 可靠·低功耗·易用



## 大容量, 支持BLE 5.0协议, 低功耗, 32位MCU

CST92F25是一颗高集成度的低功耗蓝牙SOC芯片, 基于低功耗蓝牙5.0协议栈。芯片内置32位Cortex-M0 CPU、512KB Flash、64KB SRAM等, 具有国际领先的低功耗、通信距离和抗干扰性能, 同时实现了更低成本。



扫码了解更多产品信息

### 开发简单

- 采用M0内核, 开发生态好
- 支持JLINK烧录与调试, 开发速度快

### 通信速度快

- 支持2Mbps通信速率
- 支持DLE长包扩展
- 理论最高速率可达1.6Mbps
- 在OTA等大数据量传输时, 可以更快完成

### 代码空间大

- 集成512KB Flash与64KB SRAM
- Flash支持代码XIP运行
- 用户可用代码空间最高可达476KB

### 外设丰富

- 内嵌DCDC, 可实现更低功耗
- 数字外设可映射至任意IO, PCB布局布线更简单
- 集成UART、SPI、I2C等丰富外设, 相比普通M0 MCU芯片外设更丰富

## 应用案例



OBD汽车诊断



电动牙刷



体脂秤



湿温度计



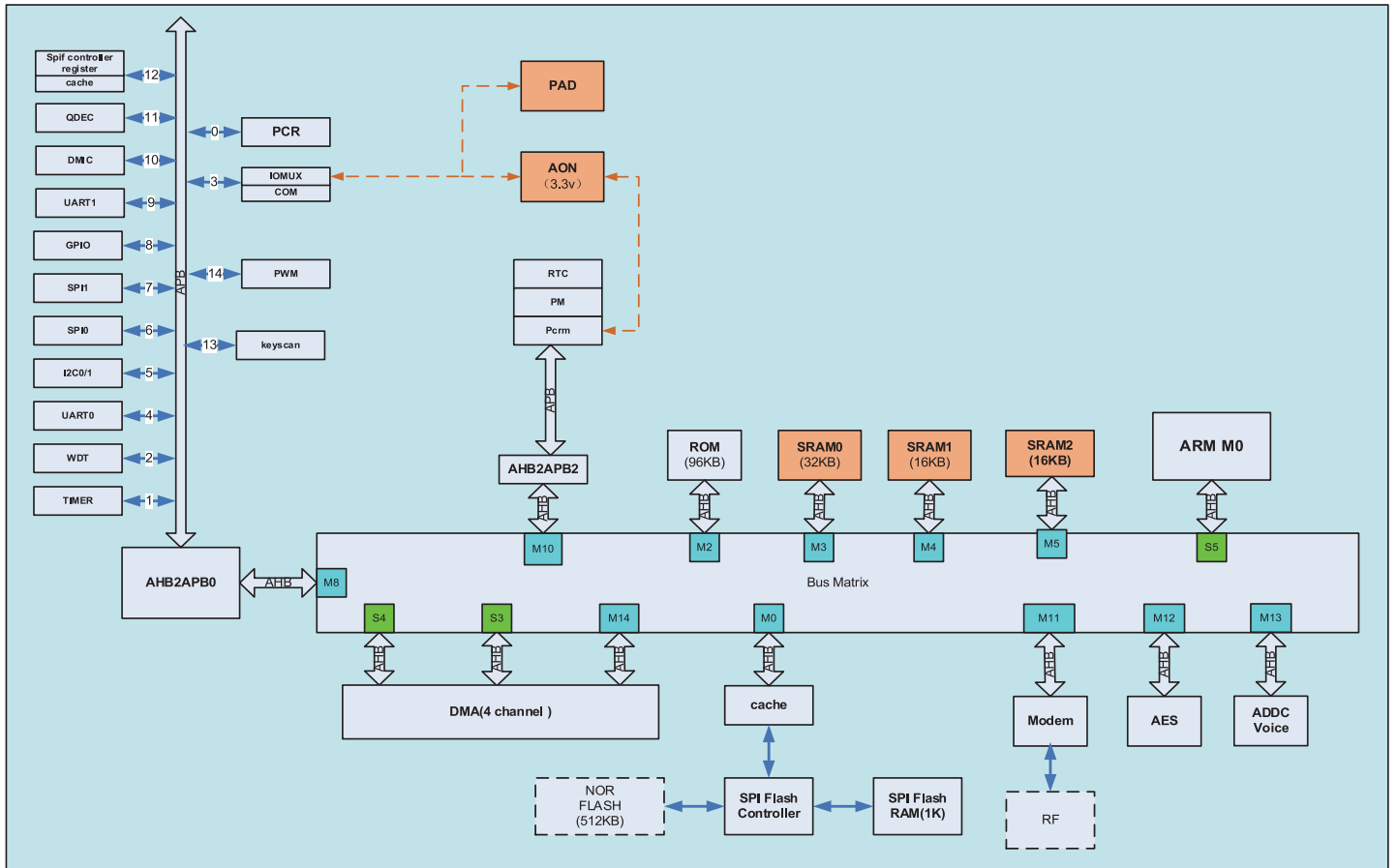
智能穿戴



暖风机

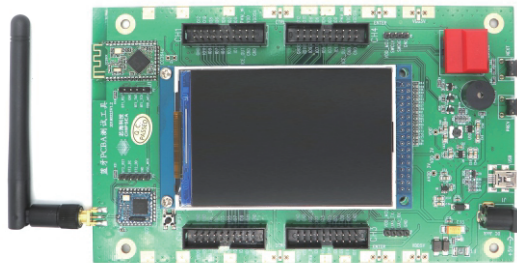


# CST92F25框图



## 烧录测试平台

蓝牙 PCBA 测试工具是芯海科技开发的一款专用于蓝牙 PCBA 生产测试的量产烧录测试平台。采用该平台,可对量产的蓝牙 PCBA 进行性能测试,并可烧录蓝牙固件。该测试平台可脱机同时对4个被测对象进行烧录测试,且操作简单,测试效率高。



## 集成开发环境

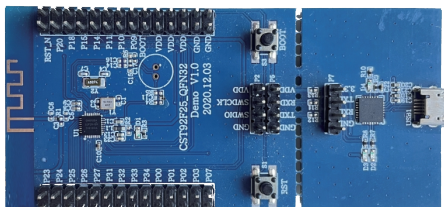


## 在线调试工具

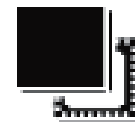
支持统一的ARM在线调试工具,如JLINK,用户无需额外购置开发工具

## 硬件开发平台介绍

CST92F25 kit是CST92F25的开发评估板,采用标准扩展接口,拥有丰富的第三方软硬件开发资源,方便用户快速评估和开发。



## 产品封装



QFN32 4.0×4.0  
SSOP24 8.65×3.90

## CST92F25信号列表

Part No.	内核	Max Freq. MHz	Memory(Bytes)		I/O	Timer					Connectivity				Analog Interface			RF Feature				Power Consume			Security	Temp. (°C)	VDD	Package	
			Flash	SRAM		Adv.	16bit	32bit (24bit)	SysTick	FWDT/ WWDT	RTC	PWM	UART	SPI	I2S	I2C	ADC Chs*bits	Comp. /OPA	Temp. Sensor	BLE	RX Sensi.	TX Power	Max. Speed	TX (mA)					RX (mA)
CST92F25	M0	64	512K	64K	20		6	1	1/0	1	6	2	2	-	2	6*12	-	-	5	-93dBm	-20~5dBm	1Mbps (2Mbps)	5.5	5	<6	AES-128	-40~85	1.8~3.6	QFN32
	M0	64	512K	64K	11		6	1	1/0	1	6	2	2	-	2	4*12	-	-	5	-93dBm	-20~5dBm	1Mbps (2Mbps)	5.5	5	<6	AES-128	-40~85	1.8~3.6	SSOP24



芯海科技(深圳)股份有限公司  
CHIPSEA TECHNOLOGIES (SHENZHEN) CORP.

www.chipsea.com

sales@chipsea.com

+86-0755-8616 9257

518000

监督与投诉专线:0755-21602011/18123695515 监督与投诉邮箱:ks@chipsea.com